

WHAT IS CLAIM:

1. 表示装置は、
マトリックス状に配置された複数の表示素子と、
前記表示素子を駆動する駆動電圧を生成するための駆動電圧生成回路と、
前記駆動電圧の電流量を制御するための信号電圧を表示データに応じて生成するデータ線駆動回路と、
駆動すべき前記表示素子を選択するための走査線駆動回路と、
前記駆動電圧生成回路から前記表示素子までの電流経路に沿った距離に応じて、前記表示素子の点灯時間を制御するための制御回路とを備える。
2. クレーム 1 に記載の表示装置は、
前記複数の表示素子は、前記表示データの値が同一である場合に、その発光輝度が等しい。
3. クレーム 1 に記載の表示装置は、さらに、
前記制御回路からの制御信号に従って、前記表示素子への前記駆動電圧の供給を遮断するための遮断回路を備える。
4. クレーム 1 に記載の表示装置は、
前記制御回路は、前記駆動電圧生成回路から前記表示素子までの距離が大きくなるに伴って、前記点灯時間を長くする。
5. クレーム 4 に記載の表示装置は、さらに、
前記駆動電圧の電流量を検出するための検出回路を備え、
前記制御回路は、前記駆動電圧の電流量が大きくなるに伴って、前記点灯時間を長くする割合を大きくする。
6. クレーム 4 に記載の表示装置は、
前記制御回路は、前記表示データの階調が大きくなるに伴って、前記点灯時間を長くする

割合を大きくする。

7. クレーム 4 に記載の表示装置は、さらに、

前記複数の表示素子の発光輝度を検出するための検出回路を備え、

前記制御回路は、前記駆動電圧の発光輝度が大きくなるに伴って、前記点灯時間を長くする割合を大きくする。

8. クレーム 1 に記載の表示装置は、

前記制御回路は、前記表示データに黒表示データを挿入すると共に、前記黒表示データを挿入するタイミング及び／又は時間を制御することによって、前記点灯時間を制御する。

9. クレーム 1 に記載の表示装置は、

前記制御回路は、前記表示データに前記表示データよりも輝度の低い表示データを挿入すると共に、前記輝度の低い表示データを挿入するタイミング及び／又は時間を制御することによって前記点灯時間を制御する。

10. 表示装置は、

マトリックス状に配置された複数の表示素子と、

前記表示素子を駆動するための駆動電圧を生成するための駆動電圧生成回路と、

前記駆動電圧の電流量を制御するための信号電圧を表示データに応じて生成するためのデータ線駆動回路と、

駆動すべき前記表示素子を選択するための走査線駆動回路とを備え、

前記表示素子は、前記表示素子の配置位置に応じて、前記表示素子の点灯時間が異なる。

11. クレーム 10 に記載の表示装置は、

前記配置位置に応じて、前記点灯時間を制御するための制御回路を備える。

12. クレーム 10 に記載の表示装置は、

前記複数の表示素子は、前記表示素子の発光輝度が等しい場合に、前記配置位置に応じて

前記点燈時間が異なる。

13. クレーム10に記載の表示装置は、

前記複数の表示素子のうち列方向上側に位置する前記表示素子は、前記複数の表示素子のうち列方向下側に位置する前記表示素子よりも、前記点燈時間が短い。

14. クレーム10に記載の表示装置は、

前記複数の表示素子のうち列方向下側に位置する前記表示素子は、前記複数の表示素子のうち列方向上側に位置する前記表示素子よりも、前記点燈時間が短い。

15. クレーム10に記載の表示装置は、

前記複数の表示素子のうち行方向左側に位置する前記表示素子は、前記複数の表示素子のうち行方向右側に位置する前記表示素子よりも、前記点燈時間が短い。

16. クレーム10に記載の表示装置は、

前記複数の表示素子のうち行方向右側に位置する前記表示素子は、前記複数の表示素子のうち行方向左側に位置する前記表示素子よりも、前記点燈時間が短い。